

(19)



Europäisches Patentamt

European Patent Office

Office européen des brevets



(11)

EP 0 718 996 A2

(12)

EUROPÄISCHE PATENTANMELDUNG

(43) Veröffentlichungstag:
26.06.1996 Patentblatt 1996/26

(51) Int. Cl.⁶: H04J 3/16, H04B 7/15

(21) Anmeldenummer: 95117577.7

(22) Anmeldetag: 08.11.1995

(84) Benannte Vertragsstaaten:
CH DE ES FR GB IT LI SE

(71) Anmelder: ROBERT BOSCH GMBH
70442 Stuttgart (DE)

(30) Priorität: 20.12.1994 DE 4445275
03.07.1995 DE 19524113

(72) Erfinder: Mueller, Michael, Dipl.-Ing. (FH)
D-71636 Ludwigsburg (DE)

(54) STM-4 Richtfunksystem

(57) Ein Richtfunksystem zur Übertragung von STM-4 strukturierten Signalen innerhalb eines Regeneratorabschnitts eines SDH-Netzes führt zu einem sehr geringen Aufwand, dadurch daß die Übertragung der STM-4 strukturierten Signale über vier für STM-1 strukturierte Signale ausgelegte Richtfunksysteme (STM-1E1 ..., STM-1E4, STM-1S1 ..., STM-1S4) erfolgt. Dazu sind ein Byte Interleaved Multiplexer (MX), ein Byte Interleaved Demultiplexer (DMX) und ein RSOH-Prozessor (RP) vorgesehen, welche die Umwandlung der STM-1 strukturierten Signale in STM-4 strukturierte Signale und umgekehrt vornehmen.

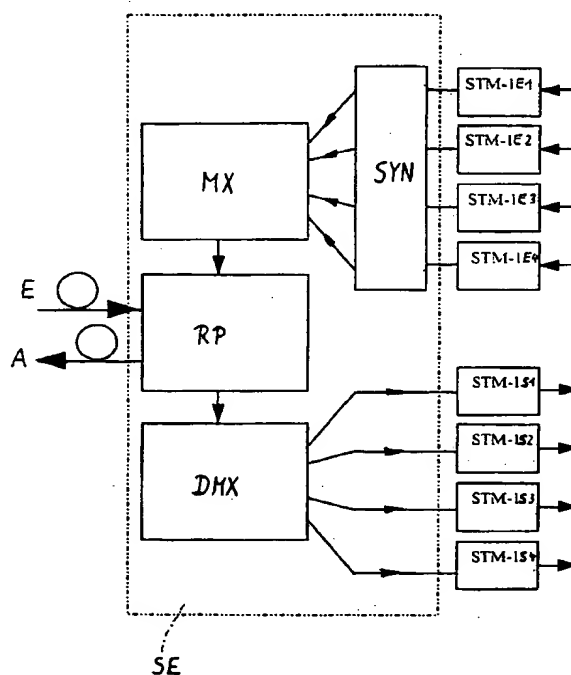


Fig. 1

Beschreibung

Stand der Technik

Die vorliegende Erfindung betrifft ein Richtfunksystem zum Übertragen von STM-4 strukturierten Signalen innerhalb eines Regenerator-Abschnitts eines Übertragungsnetzes der synchronen digitalen Hierarchie (SDH), wobei ein STM-4 Signal einen Rahmen darstellt, der neben einem Nutzsignalbereich einen Bereich für Steuerinformationen - Section Overhead - enthält, welcher in einen Regenerator Section Overhead und in einen Multiplex Section Overhead unterteilt ist.

Der Rahmenaufbau eines STM-N Signals für das SDH-Netz sind im wesentlichen in den ITU-T-Empfehlungen G.707, G.708 und G.709 definiert. Für die Datenübertragung sind bestimmte Datenstrukturen vorgegeben, die sogenannten synchronous transport modules (STM), für die es verschiedene Hierarchiestufen gibt. Die niedrigste Hierarchiestufe bilden die STM-1 Signale, welche eine Bitrate von 155,52 Mbit/s haben. Zu einer höheren Hierarchiestufe gehören die STM-4 Signale. Sie weisen eine Bitrate von 622,080 Mbit/s auf. Die STM strukturierten Signale, egal welcher Hierarchiestufe sie sind, stellen alle einen Rahmen in einer Blockstruktur dar, in dem es einen Nutzsignalbereich gibt und den sogenannten Section Overhead (SOH), in dem sich Steuerinformationen befinden und außerdem die Übertragung von Hilfsdiensten der verschiedensten Art möglich ist.

Da ein SDH-Netz bekanntermaßen in Multiplexabschnitte und Regeneratorabschnitte aufgeteilt ist, gliedert sich der Section Overhead in einen Multiplex Section Overhead und in einen Regenerator Section Overhead auf.

Der Erfindung liegt nun die Aufgabe zugrunde, ein Richtfunksystem zum Übertragen von STM-4 strukturierten Signalen der eingangs genannten Art anzugeben, das mit möglichst geringem Aufwand realisierbar ist.

Vorteile der Erfindung

Erfindungsgemäß wird diese Aufgabe durch die Merkmale des Patentanspruchs 1 gelöst, indem nämlich die STM-4 strukturierten Signale über vier für STM-1 strukturierte Signale ausgelegte Richtfunksysteme übertragen werden. Vorteilhafte Weiterbildungen der Erfindung gehen aus den Unteransprüchen hervor.

Aufgrund der Erfindung erübrigt es sich, ein aufwendigeres Richtfunksystem für höher hierarchische STM-4 Signalstrukturen einzurichten, weil für die Übertragung von STM-4 Signalen auf bereits bestehende Richtfunksysteme der niedrigsten Hierarchiestufe STM-1 zurückgegriffen wird.

Beschreibung eines Ausführungsbeispiels

Anhand eines in der Zeichnung dargestellten Ausführungsbeispiels wird nachfolgend die Erfindung näher erläutert. Es zeigen: Figur 1 ein Blockschaltbild für eine STM-4 Datenübertragung über vier STM-1 Richtfunksysteme, Figur 2 STM-1 und STM-4 Signalrahmenstrukturen und Figur 3 ein Schema für byte-verschachteltes Multiplexen.

Der Figur 1 ist eine Schnittstelleneinrichtung SE zu entnehmen, die einerseits einen Eingang E und einen Ausgang A für STM-4 strukturierte Signale aufweist, die beispielsweise über optische Nachrichtenstrecken übertragen werden, und an die vier Richtfunksysteme für STM-1 strukturierte Signale angeschlossen sind. Jedes dieser vier Richtfunksysteme weist jeweils eine Empfangseinheit STM-1E1, STM-1E2, STM-1E3, STM-1E4 und eine Sendeeinrichtung STM-1S1, STM-1S2, STM-1S3, STM-1S4 auf.

Ein über den Eingang E ankommendes STM-4 Signal gelangt über einen RSOH-Prozessor RP an einen Byte Interleaved Demultiplexer DMX, der den über Richtfunk auszusendenden STM-4 Signalrahmen in vier STM-1 Signalrahmen zerlegt und den vier Sendeeinrichtungen STM-1S1 STM-1S4 zuteilt.

Wie bereits oben erwähnt, besitzt ein STM-4 Signalrahmen einen Section Overhead. Ein solcher in Figur 2a) dargestellter Section Overhead besteht aus einem Regenerator Section Overhead RSOH und einem Multiplex Section Overhead MSOH. Der Regenerator Section Overhead RSOH enthält 4*3 Rahmensynchronisationsbytes A1 und ebenso 4*3 Rahmensynchronisationsbytes A2. Außerdem sind darin die Bytes E1 und F1 zur Sprach- und Datenübertragung, die Bytes D1, D2 und D3 als Datenkommunikationskanal für Netzmanagementaufgaben, das Byte C1 zur Identifikation der einzelnen STM-1 Rahmen im STM-N Signal, sowie ein Byte B1 zur Information über die aufgetretenen Paritätsverletzungen durch Bitfehler in einem Regeneratorabschnitt, enthalten. Der Multiplex Section Overhead MSOH enthält 4*3 Bytes B2 zur Information über aufgetretene Paritätsverletzungen durch Bitfehler in einem Multiplexabschnitt des SDH-Netzes. Weiterhin sind Bytes D4 bis D12 zur Übertragung von Netzmanagementinformationen vorgesehen, die Bytes K1, K2 zur Steuerung von Ersatzschaltungen im SDH-Netz, das Byte S1 zur Information der Taktqualität des Datenstroms, das Byte M1 zur Übertragung der Paritätsverletzungen in den Bytes B2 in die Gegenrichtung, sowie die Bytes Z1, Z2 die bisher noch für künftige Anwendungen reserviert sind.

Die in dem Section Overhead ebenfalls vorhandenen AU-4/AU-3 Pointers sind in den einschlägigen ITU-T-Empfehlungen definiert und werden hier nicht näher beschrieben, da sie für die Erfindung nicht relevant sind.

Aus diesem in Figur 2a) dargestellten STM-4 Signalrahmen erzeugt der Byte Interleaved Demultiplexer DMX die vier in Figur 2b) dargestellten STM-1 Signalrahmen, welche von den Sendeeinrichtungen STM-1S1 STM-1S4 über vier verschiedene Funkfelder übertragen wer-

den. Der Figur 2b) ist zu entnehmen, daß nur einer der am Ausgang des Byte Interleaved Demultiplexers DMX erscheinenden STM-1 Signalrahmen die Bytes B1, E1, F1, D1, D2 und D3 enthält. Diese Bytes werden von den nachfolgenden STM-1 Richtfunksystemen in den anderen drei STM-1 Signalrahmen ergänzt. Solche vollständigen STM-1 Signalrahmen zeigt die Figur 2c).

In entgegengesetzter Übertragungsrichtung gelangen vier STM-1 Signalrahmen, wie sie in Figur 2c) dargestellt sind, über die Empfangseinrichtungen STM-1E1, STM-1E2, STM-1E3 und STM-1E4 von vier Richtfunksystemen in die Schnittstelleneinrichtung SE. Da die einzelnen STM-1 Signalrahmen über die verschiedenen Funkfelder unterschiedliche Laufzeiten aufweisen, werden die empfangenen STM-1 Signalrahmen in einer Synchronisationseinheit SYN bytesynchronisiert. Darin werden auf die Synchronbytes A1 und A2 im Regenerator Section Overhead RSOH eines empfangenen STM-1 Signalrahmens die restlichen drei STM-1 Signalrahmen aufsynchronisiert. Für den Ausgleich des Bytesversatzes zwischen den einzelnen STM-1 Signalrahmen können z.B. elastische Speicher eingesetzt werden. Die synchronisierten STM-1 Signalrahmen gemäß Figur 2c) werden dann einem Byte Interleaved Multiplexer MX zugeführt, der alle STM-1 Signalrahmen zu einem Signalrahmen gemäß Figur 2d) zusammenfügt.

Wie ein byte-verschachteltes (byte interleaved) Demultiplexen bzw. Multiplexen von staten geht, verdeutlicht die Figur 3. Dort sind in der Zeile 1 die Rahmensynchronisationsbytes A1 und A2 eines STM-4 Signalrahmens aneinandergereiht, und die verschachtelte Zuordnung dieser Rahmensynchronisationsbytes A1 und A2 auf die STM-1 Signalrahmen entnimmt man den weiteren Zeilen der Figur 3.

Der durch das Byte Interleaved Multiplexen entstandene Signalrahmen (Figur 2d)) entspricht nicht einem definierten STM-4 Signalrahmen, weil im Regenerator Section Overhead RSOH mehrere Bytes B1, E1, F1, D1, D2 und D3 vierfach besetzt sind. In dem nachfolgenden RSOH-Prozessor RP werden die mehrfach gesetzten Bytes überschrieben und das Byte B1 über das neu entstandene STM-4 Signal gebildet, so daß letztendlich am Ausgang A des RSOH-Prozessors RP ein STM-4 Signalrahmen mit dem Regenerator Section Overhead RSOH gemäß Figur 2e) zur Verfügung steht.

Zu den vier STM-1 Richtfunksystemen, deren Übertragungskanäle in verschiedenen Frequenzbereichen liegen und auch verschiedene Modulationsarten verwenden können, braucht nur ein einziges zusätzliches STM-1 Richtfunksystem vorgesehen zu werden, das als Ersatzschaltung dient. Ein ausgefallenes oder gestörtes Richtfunksystem braucht dann nur auf dieses Ersatz-Richtfunksystem umgeschaltet zu werden.

Wie bereits einleitend gesagt, gehört das beschriebene STM-4 Richtfunksystem zu einem Regeneratorabschnitt des SDH-Netztes. Deshalb dürfen von den einzelnen STM-1 Richtfunksystemen und der Schnittstelleneinrichtung SE nur die Bytes im Regenerator Section Overhead RSOH verändert werden, die Bytes in der

Multiplex Section Overhead MSOH müssen dagegen unverändert übertragen werden; das gilt auch für die Pointerinformationen AU-4/Au-3.

Patentansprüche

1. Richtfunksystem zum Übertragen von STM-4 strukturierten Signalen innerhalb eines Regenerator-Abschnitts eines Übertragungsnetzes der synchronen digitalen Hierarchie (SDH), wobei ein STM-4 Signal einen Rahmen darstellt, der neben einem Nutzsignalbereich einen Bereich für Steuerinformationen - Section Overhead - enthält, welcher in einen Regenerator Section Overhead und in einen Multiplex Section Overhead unterteilt ist, dadurch gekennzeichnet,
 - daß die Übertragung der STM-4 strukturierten Signale über vier für STM-1 strukturierte Signale ausgelegte Richtfunksysteme (STM-1 E1 ..., STM-1 E4, STM-1 S1 ..., STM-1 S4) erfolgt,
 - daß ein Byte Interleaved Demultiplexer (DMX) einen auszusendenden STM-4 Signalrahmen in vier STM-1 Signalrahmen zerlegt und den vier STM-1 Richtfunksystemen (STM-1 S1 ..., STM-1 S4) zuteilt,
 - daß ein Byte Interleaved Multiplexer (MX) vier empfangene STM-1 Signalrahmen nach einer die unterschiedlichen Laufzeiten dieser vier STM-1 Signalrahmen ausgleichenden Synchronisation (SYN) zu einem Signalrahmen zusammenfügt,
 - und daß ein RSOH-Prozessor (RP) vorhanden ist, welcher in dem vom Multiplexer (MX) erzeugten Signalrahmen den Regenerator Section Overhead (RSOH) an die STM-4 Rahmenstruktur anpaßt.
2. Richtfunksystem nach Anspruch 1, dadurch gekennzeichnet, daß die STM-1 Richtfunksysteme (STM-1E1 ..., STM-1E4, STM-1S1 ..., STM-1S4) den Multiplex section over head (MSOH) in den STM-1 Signalrahmen unverändert übertragen.
3. Richtfunksystem nach Anspruch 1 oder 2, dadurch gekennzeichnet, daß die STM-1 Richtfunksysteme (STM-1E1 ..., STM-1E4, STM-1S1 ..., STM-1S4) die STM-1 Rahmen in unterschiedlichen Frequenzkanälen übertragen.
4. Richtfunksystem nach Anspruch 1 oder 2, dadurch gekennzeichnet, daß zusätzlich zu den vier STM-1 Richtfunksystemen (STM-1E1 ..., STM-1E4, STM-1S1 ..., STM-1S4) ein einziges STM-1 Richtfunksystem vorhanden ist, das als Ersatzschaltung dient.

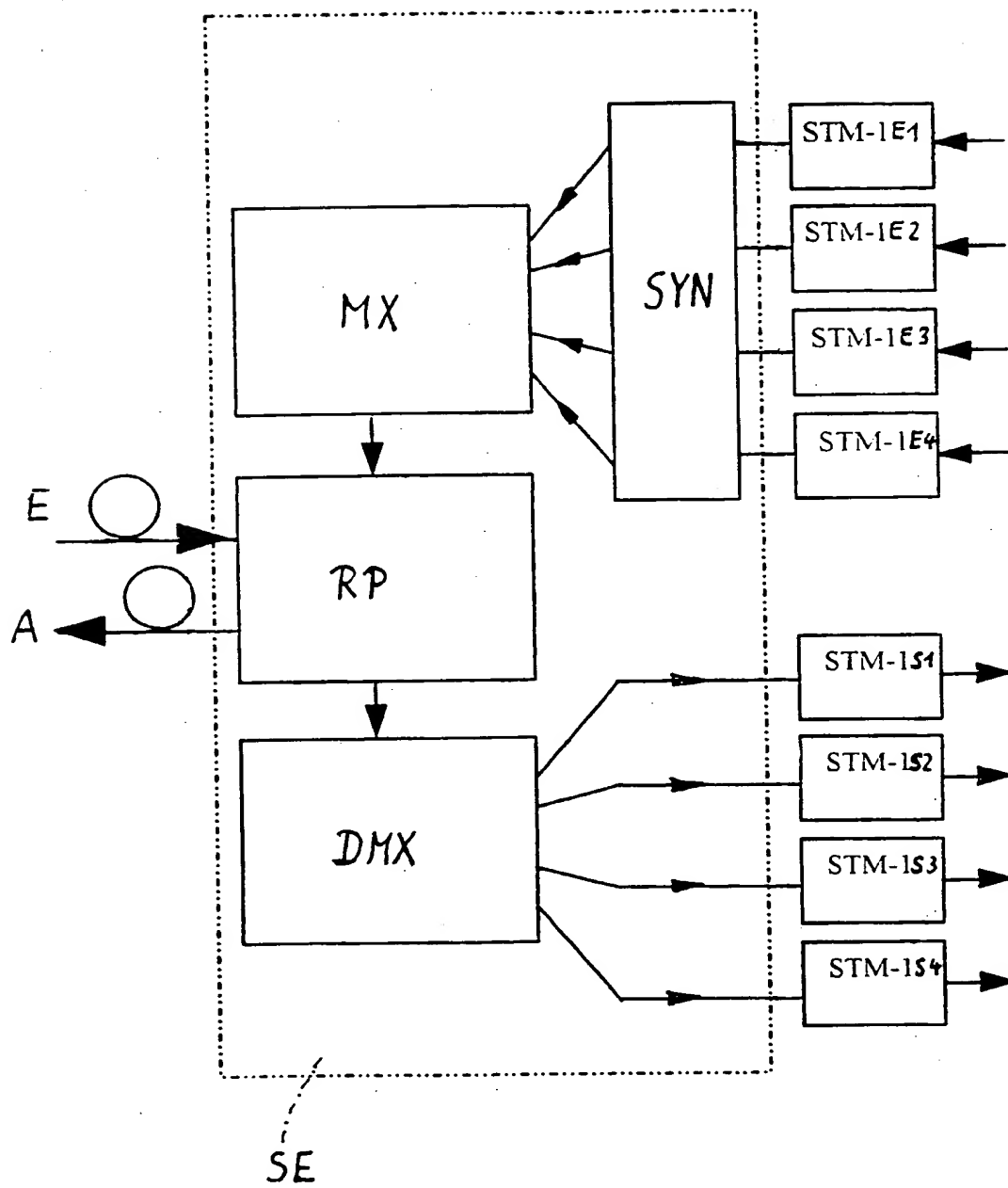


Fig. 1

[illegible]

b)

Diagram b) illustrates the relationship between four 3D coordinate systems (A1, B1, D1, S1) and their corresponding 2D projections (A2, B2, D2, S2) and 1D projections (A3, B3, D3, S3). The 3D systems are arranged in a 2x2 grid. The 2D projections are arranged in a 2x2 grid below the 3D systems. The 1D projections are arranged in a 2x2 grid below the 2D projections. The 3D systems are labeled A1, B1, D1, and S1. The 2D projections are labeled A2, B2, D2, and S2. The 1D projections are labeled A3, B3, D3, and S3. The 3D systems are arranged in a 2x2 grid. The 2D projections are arranged in a 2x2 grid below the 3D systems. The 1D projections are arranged in a 2x2 grid below the 2D projections. The 3D systems are labeled A1, B1, D1, and S1. The 2D projections are labeled A2, B2, D2, and S2. The 1D projections are labeled A3, B3, D3, and S3.

Fig. 2

[illegible][illegible]

Fig. 2

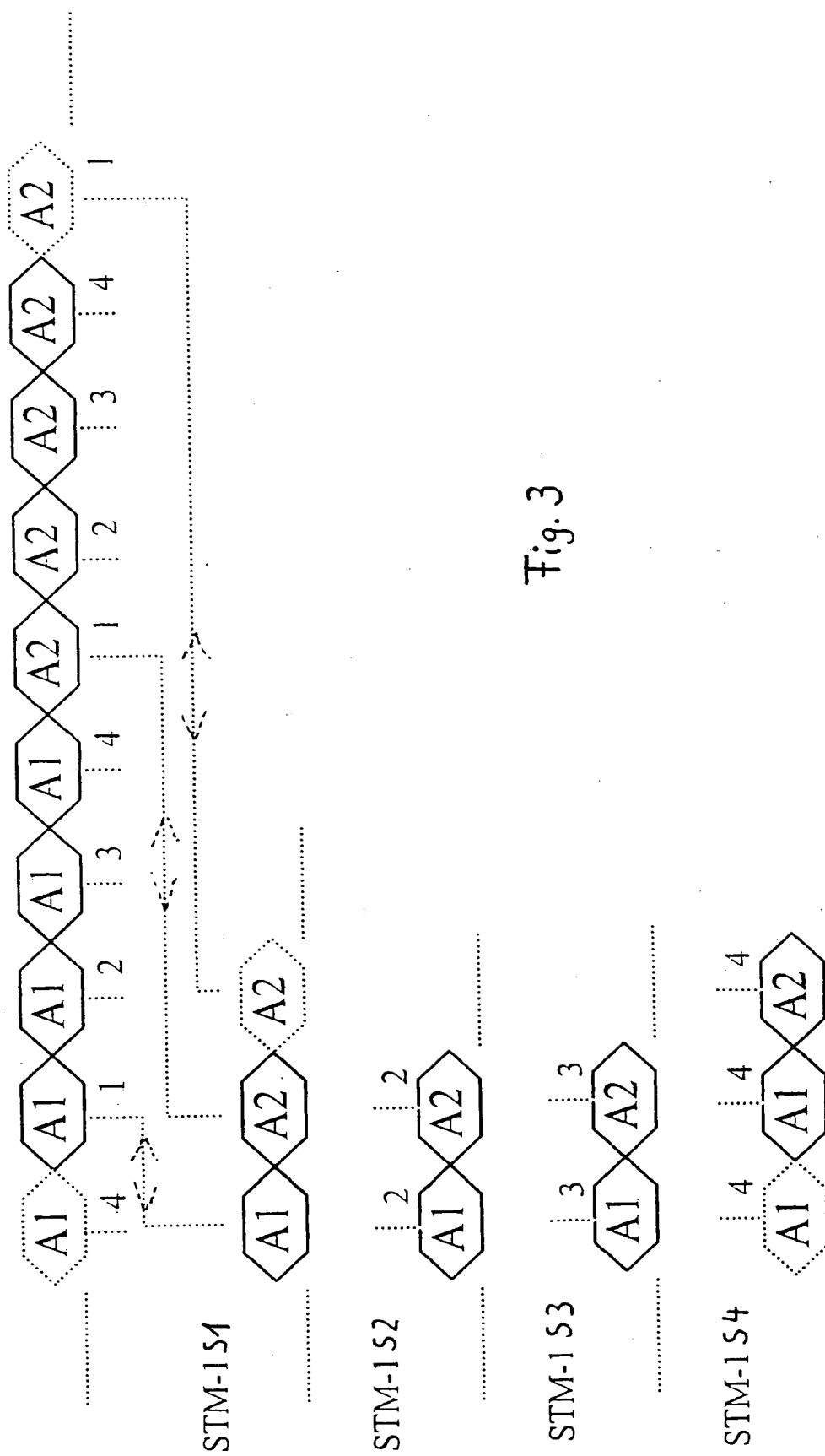


Fig. 3

THIS PAGE BLANK (USPTO)

(19)



Europäisches Patentamt

European Patent Office

Office européen des brevets



(11)

EP 0 718 996 A3

(12)

EUROPÄISCHE PATENTANMELDUNG

(88) Veröffentlichungstag A3:
22.07.1998 Patentblatt 1998/30

(51) Int. Cl.⁶: **H04J 3/16**, H04B 7/15,
H04Q 11/04, H04B 7/155

(43) Veröffentlichungstag A2:
26.06.1996 Patentblatt 1996/26

(21) Anmeldenummer: 95117577.7

(22) Anmeldetag: 08.11.1995

(84) Benannte Vertragsstaaten:
CH DE ES FR GB IT LI SE

(71) Anmelder: **ROBERT BOSCH GMBH**
70442 Stuttgart (DE)

(30) Priorität: 20.12.1994 DE 4445275
03.07.1995 DE 19524113

(72) Erfinder:
Mueller, Michael, Dipl.-Ing. (FH)
D-71636 Ludwigsburg (DE)

(54) STM-4 Richtfunksystem

(57) Ein Richtfunksystem zur Übertragung von STM-4 strukturierten Signalen innerhalb eines Regeneratorabschnitts eines SDH-Netzes führt zu einem sehr geringen Aufwand, dadurch daß die Übertragung der STM-4 strukturierten Signale über vier für STM-1 strukturierte Signale ausgelegte Richtfunksysteme (STM-1E1 ..., STM-1E4, STM-1S1 ..., STM-1S4) erfolgt. Dazu sind ein Byte Interleaved Multiplexer (MX), ein Byte Interleaved Demultiplexer (DMX) und ein RSOH-Prozessor (RP) vorgesehen, welche die Umwandlung der STM-1 strukturierten Signale in STM-4 strukturierte Signale und umgekehrt vornehmen.

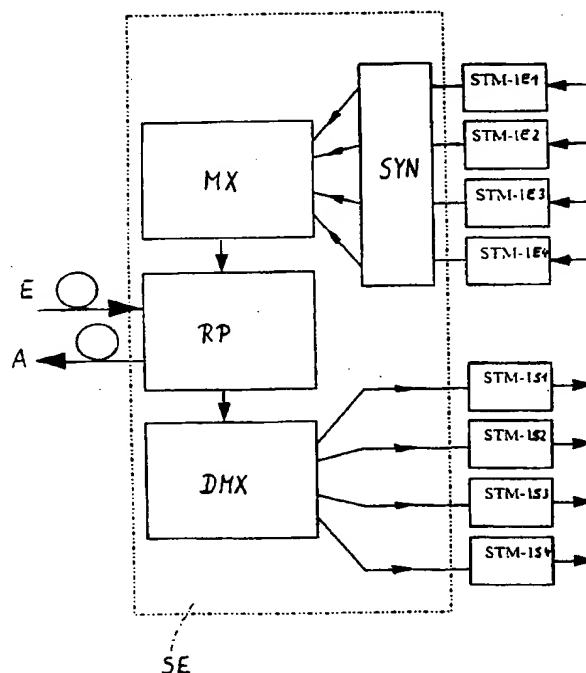


Fig. 1

EP 0 718 996 A3



Europäisches
Patentamt

EUROPÄISCHER RECHERCHENBERICHT

Nummer der Anmeldung
EP 95 11 7577

EINSCHLÄGIGE DOKUMENTE			
Kategorie	Kennzeichnung des Dokuments mit Angabe, soweit erforderlich, der maßgeblichen Teile	Betrifft Anspruch	KLASSIFIKATION DER ANMELDUNG (Int.Cl.6)
X	<p>BROWNE-MARKE D D ET AL: "THE INTEGRATION OF DIGITAL MICROWAVE RADIO SYSTEMS UNDER THE TELEFOMMUNICATIONS MANAGEMENT NETWORK (TMN)"</p> <p>EUROPEAN CONFERENCE ON RADIO RELAY SYSTEMS, EDINBURGH, OCT. 11 - 14, 1993, Nr. CONF. 4, 11. Oktober 1993, INSTITUTION OF ELECTRICAL ENGINEERS.</p> <p>Seiten 154-161. XP000479329</p> <p>* Seite 154, Spalte 1, Zeile 1 - Zeile 32 *</p> <p>* Seite 157, Spalte 2, Zeile 21 - Zeile 31 *</p> <p>* Seite 158, Spalte 2, Zeile 6 - Zeile 19 *</p> <p>* Seite 160, Spalte 2, Zeile 1 - Zeile 21 *</p> <p>* Abbildung 11 *</p>	1-4	<p>H04J3/16</p> <p>H04B7/15</p> <p>H04Q11/04</p> <p>H04B7/155</p>
A	<p>JEMCZYK I D ET AL: "S/DMS TRANSPORTNODE SONET RADIO 4/40"</p> <p>COMMUNICATION FOR GLOBAL USERS, ORLANDO, DEC. 6 - 9, 1992.</p> <p>Bd. VOL. 3, Nr. -, 6. Dezember 1992, INSTITUTE OF ELECTRICAL AND ELECTRONICS ENGINEERS.</p> <p>Seiten 1835-1839. XP000390487</p> <p>* Seite 1835, Spalte 1 *</p>	1-4	<p>RECHERCHIERTE SACHGEBIETE (Int.Cl.6)</p> <p>H04J</p> <p>H04Q</p> <p>H04B</p>
Der vorliegende Recherchenbericht wurde für alle Patentansprüche erstellt			
Recherchenort		Abschlußdatum der Recherche	
DEN HAAG		25. Mai 1998	
		Prüfer	
		Chauvet, C	
KATEGORIE DER GENANNTEN DOKUMENTE			
<p>X : von besonderer Bedeutung allein betrachtet</p> <p>Y : von besonderer Bedeutung in Verbindung mit einer anderen Veröffentlichung derselben Kategorie</p> <p>A : technologischer Hintergrund</p> <p>O : nichtschriftliche Offenbarung</p> <p>P : Zwischenliteratur</p> <p>T : der Erfindung zugrunde liegende Theorien oder Grundsätze</p> <p>E : älteres Patentdokument, das jedoch erst am oder nach dem Anmeldedatum veröffentlicht worden ist</p> <p>D : in der Anmeldung angeführtes Dokument</p> <p>L : aus anderen Gründen angeführtes Dokument</p> <p>& : Mitglied der gleichen Patentfamilie, übereinstimmendes Dokument</p>			

EPO FORM 1503 03/82 (P04C03)



Europäisches
Patentamt

EUROPÄISCHER RECHERCHENBERICHT

Nummer der Anmeldung
EP 95 11 7577

EINSCHLÄGIGE DOKUMENTE			
Kategorie	Kennzeichnung des Dokuments mit Angabe, soweit erforderlich, der maßgeblichen Teile	Betrifft Anspruch	KLASSIFIKATION DER ANMELDUNG (Int.Cl.6)
A	<p>PAOLI G: "SYNCHRONOUS RADIO: A SYSTEM SOLUTION TO INTEGRATE MICROWAVE AND OPTICAL TECHNIQUES"</p> <p>SPEAKERS' PAPERS. 6TH WORLD TELECOMMUNICATION FORUM. PART 2. TECHNICAL SYMPOSIUM. INTEGRATION, INTEROPERATION AND INTERCONNECTION: THE WAY TO GLOBAL SERVICES.</p> <p>Bd. 2. Oktober 1991. GENEVA. SWITZERLAND. Seiten 137-141, XP000198381</p> <p>* Zusammenfassung *</p> <p>* Seite 139, Spalte 1, Zeile 30 - Zeile 52 *</p> <p>---</p>	1-4	
A	<p>BOURDON W: "RICHTFUNKSYSTEME FÜR DIE SYNCHRON DIGITALE HIERARCHIE"</p> <p>NACHRICHTENTECHNISCHE BERICHTE.</p> <p>Nr. 9, 1. April 1992, Seiten 44-54, XP000331851</p> <p>* Seite 44 - Seite 45, Spalte 2, Zeile 26 *</p> <p>* Seite 46, Spalte 1, Zeile 40 - Spalte 2, Zeile 4 *</p> <p>-----</p>	1-4	
Der vorliegende Recherchenbericht wurde für alle Patentansprüche erstellt			
Recherchenort		Abschlußdatum der Recherche	Prüfer
DEN HAAG		25. Mai 1998	Chauvet, C
<p>KATEGORIE DER GENANNTEN DOKUMENTE</p> <p>X : von besonderer Bedeutung allein betrachtet</p> <p>Y : von besonderer Bedeutung in Verbindung mit einer anderen Veröffentlichung derselben Kategorie</p> <p>A : technologischer Hintergrund</p> <p>O : mündliche Offenbarung</p> <p>P : Zwischenliteratur</p> <p>T : der Erfindung zugrunde liegende Theorien oder Grundsätze</p> <p>E : älteres Patentdokument, das jedoch erst am oder nach dem Anmeldedatum veröffentlicht worden ist</p> <p>D : in der Anmeldung angeführtes Dokument</p> <p>L : aus anderen Gründen angeführtes Dokument</p> <p>3 : Mitglied der gleichen Patentfamilie, übereinstimmendes Dokument</p>			

THIS PAGE BLANK (USPTO)